

# Evaluation N°2 – Transcodeur binaire BCD

Durée : 45 minutes.



## Avertissement

Lors de ce travail d'évaluation, l'usage de TOUT document est formellement interdit (la copie du voisin est considéré comme un document). L'usage de la calculatrice est lui aussi interdit. Toute tentative de fraude sera sanctionnée par un 0/20 forfaitaire. La démarche, la présentation, le soin seront pris en compte dans la notation.

## I/ Questions de cours :

Pour les questions suivantes, vous détaillerez « suffisamment » votre démarche.

**Question 1.** Par la méthode de votre choix changer de base les nombres suivants :

$$(209)_{10} = ( \quad )_{16}$$

$$(83)_{10} = ( \quad )_8$$

**Question 2.** En utilisant la division euclidienne faire le changement de base suivant :

$$(3427)_{10} = ( \quad )_8$$

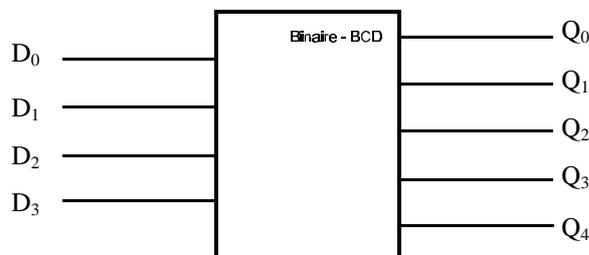
## II/ Réalisation d'un « transcodeur » Binaire -> BCD :

On souhaite réaliser le logigramme d'un circuit « transcodeur » qui convertit un nombre binaire sous 8 bits en un nombre BCD (binaire codé décimal)

**Question 3.** Quelle est la plus grande valeur décimale que l'on puisse coder avec un nombre binaire de 8 bits ? Quel format (ou nombre de chiffres ) aurait alors le nombre correspondant en BCD ?

**Pour la suite et afin de ne pas trop compliquer l'étude on considéra que l'on travaille avec un « transcodeur » Binaire -> BCD sur 4 bits uniquement. Le principe d'étude étant le même.**

Symbole du « transcodeur » :



## Evaluation N°2 – Transcodeur binaire BCD

**Question 4.** Quelle est la plus grande valeur décimale que l'on puisse coder avec un nombre de 4 bits ?

*Sur le symbole du « transcodeur » (page précédente) :*  
*Les entrées  $D_0, D_1, D_2$  et  $D_3$  représente chaque bits du nombre binaire.*  
*Les sorties  $Q_0, Q_1, Q_2, Q_3$  et  $Q_4$  représente chaque bits du nombre binaire codé en décimal (BCD)*

**Question 5.** Compléter la table de vérité de la page suivante, représentant le fonctionnement du « transcodeur » de code binaire en code BCD.

**Question 6.** Justifier pourquoi il est nécessaire de n'avoir que 5 bits en sortie ?

**Question 7.** Ecrire les équations **simplifiées** des 5 sorties [ $Q_0, Q_1, Q_2, Q_3$ , et  $Q_4$ ] en fonction des entrées  $D_1, D_2, D_3$ , et  $D_4$ . (Vous utiliserez au choix les tableaux de Karnaugh ou les propriétés de l'algèbre de Boole pour simplifier les équations des sorties)

**Question 8.** A partir des équations simplifiées ci-dessus écrire (sur la page 4) le logigramme complet du transcodeur binaire – BCD.

## Evaluation N°2 – Transcodeur binaire BCD

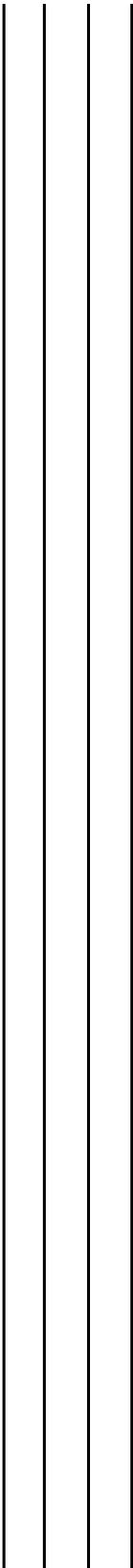
Table de vérité d'un « transcodeur » binaire – BCD

Nombre codé en binaire				Nombre codé en décimal N	Nombre codé en : binaire codé décimal (BCD)				
D <sub>3</sub>	D <sub>2</sub>	D <sub>1</sub>	D <sub>0</sub>		Q <sub>4</sub>	Q <sub>3</sub>	Q <sub>2</sub>	Q <sub>1</sub>	Q <sub>0</sub>
0	0	0	0						
0	0	0	1						
0	0	1	0						
0	0	1	1						
0	1	0	0						
0	1	0	1						
0	1	1	0						
0	1	1	1						
1	0	0	0						
1	0	0	1						
1	0	1	0						
1	0	1	1						
1	1	0	0						
1	1	0	1						
1	1	1	0						
1	1	1	1						

# Evaluation N°2 – Transcodeur binaire BCD

Logigramme du « transcodeur » binaire – BCD

D<sub>3</sub> D<sub>2</sub> D<sub>1</sub> D<sub>0</sub>



Q<sub>0</sub>

Q<sub>1</sub>

Q<sub>2</sub>

Q<sub>3</sub>

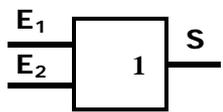
Q<sub>4</sub>

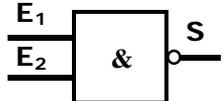
## Evaluation N°2 - Transcodeur binaire BCD

Rappel : opérateurs non , et , ou , non-et .

Equation logique	Table de Vérité		Symbole
$S = \overline{E_1}$	$E_1$	$S$	
	0	1	
	1	0	

Equation logique	Table de Vérité			Symbole
$S = E_1 \cdot E_2$	$E_2$	$E_1$	$S$	
	0	0	0	
	0	1	0	
	1	0	0	
	1	1	1	

Equation logique	Table de Vérité			Symbole
$S = E_1 + E_2$	$E_2$	$E_1$	$S$	
	0	0	0	
	0	1	1	
	1	0	1	
	1	1	1	

Equation logique	Table de Vérité			Symbole
$S = \overline{E_1 \cdot E_2}$	$E_1$	$E_2$	$S$	
	0	0	1	
	0	1	1	
	1	0	1	
	1	1	0	

propriétés	ET	OU	Application
<b>COMMUTATIVITE</b>	$A \cdot B = B \cdot A$	$A + B = B + A$	Les entrées d'un opérateur logique sont interchangeables
<b>ASSOCIATIVITE</b>	$(A \cdot B) \cdot C = A \cdot B \cdot C$	$(A + B) + C = A + C + B$	Une fonction ou à 3 entrées peut être réalisée à partir d'opérateurs à 2 entrées.
<b>DISTRIBUTIVITE</b> OU par rapport au ET ET par rapport au OU	$A + (B \cdot C) = (A + B) \cdot (A + C)$ $A \cdot (B + C) = A \cdot B + A \cdot C$		
<b>ELEMENT NEUTRE</b>	$A \cdot 1 = A$	$A + 0 = A$	
<b>ELEMENTS PRIORITAIRES</b>	$A \cdot 0 = 0$	$A + 1 = 1$	
<b>COMPLEMENTATION</b>	$A \cdot \overline{A} = 0$	$A + \overline{A} = 1$	
<b>IDEMPOTENCE</b>	$A \cdot A = A$	$A + A = A$	